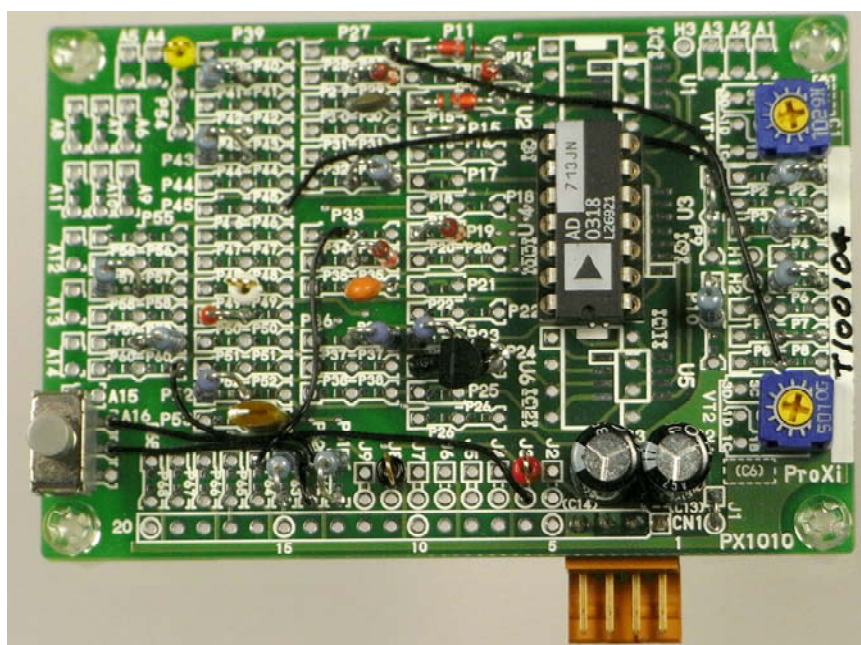


1. 概要

機能・特長	絶対値回路部ゲイン=2 ゲイン調整可変抵抗有り 入力保護ダイオード有り ホールド電圧リセットは押しボタンスイッチによる
使用オペアンプ	A D 7 1 3 J N (アナログデバイセズ) 14ピンDIPクワッド
電源	±15V
入力	0～±5V
出力	0～+10V
追加配線数	6本
備考	参考文献: アナログデバイセズ リニア・データブック 1994/1995 P.4-814,815

2. 外観



3. 回路図

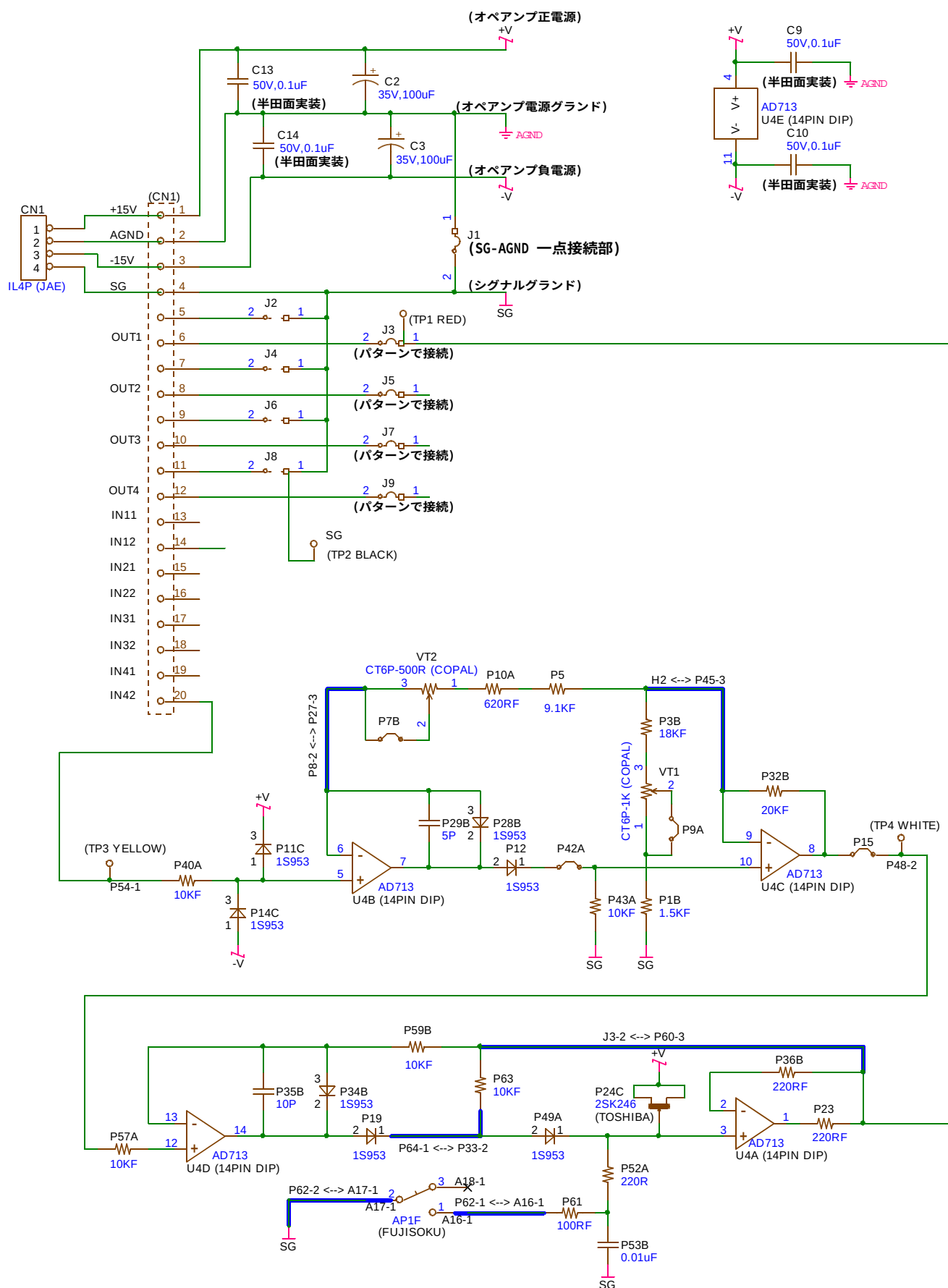
デバイス番号に部品実装を反映した回路図を2頁に示します。

回路図中の部品はメーカー廃品種になっている場合があります。その場合は適宜代替品に読み替えて下さい。

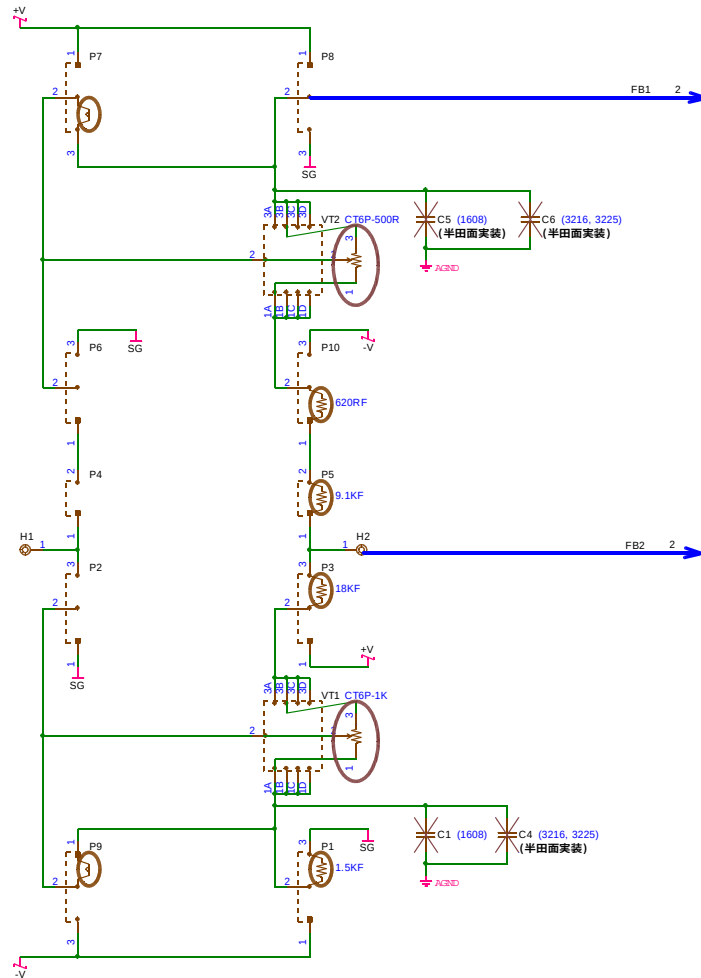
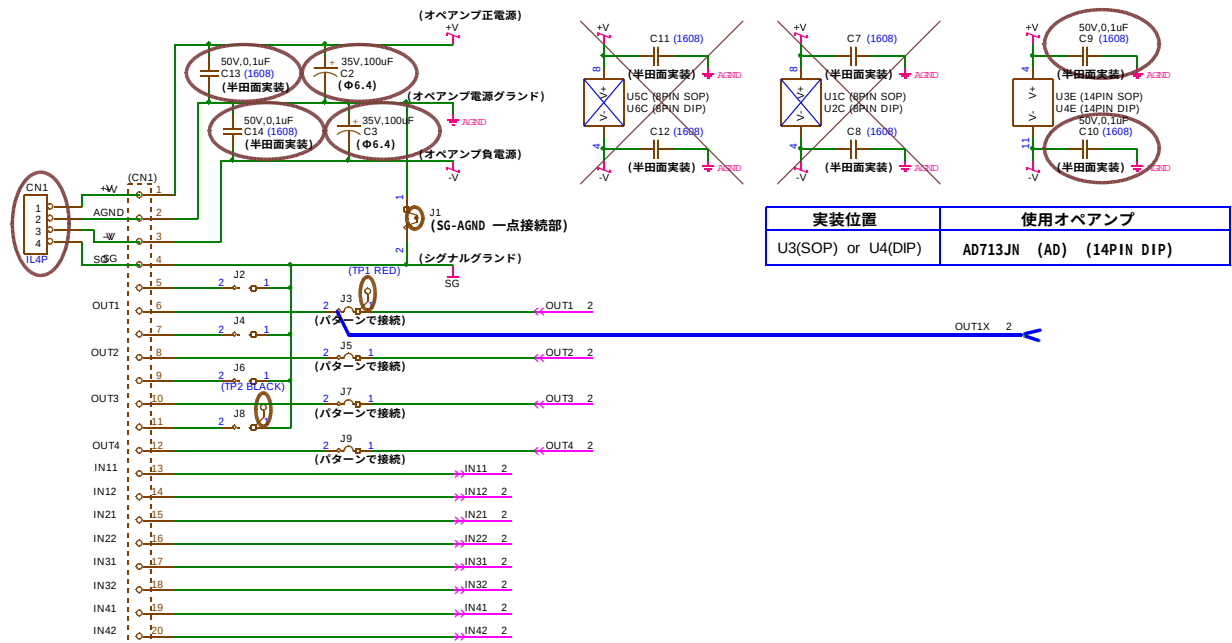
4. 部品実装図

テンプレートをを用いた部品実装設計を反映した部品実装図を3頁、4頁に示します。

●回路図



● 部品実装図 (1 / 2)



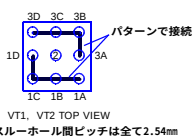
●備考 1

○ は部品実装を示す。

●備考 2

— は追加配線を示す。

●備考 3



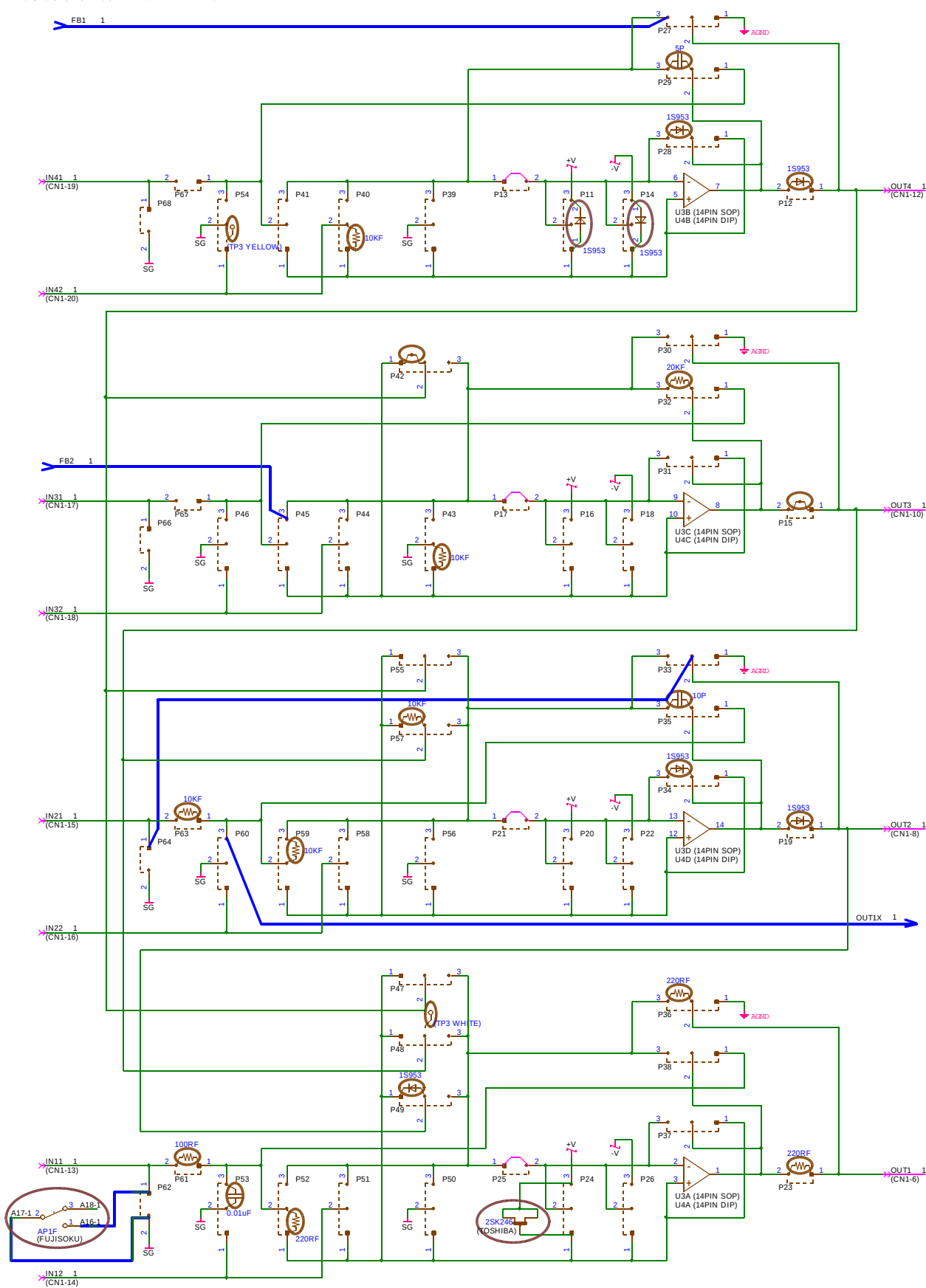
●備考 4

デバイス番号呼称について
Pn の1-2ピン間に実装したデバイスを PnA
Pn の2-3ピン間に実装したデバイスを PnB
Pn の1-3ピン間に実装したデバイスを PnC(チップ部品不可)
と呼ぶものとする。

PX1010 (ProX)
14ピン クワッドオペアンプ用
部品実装設計テンプレート

Model Name	
絶対値ピークホールド回路 部品実装図	
Title	
T100104	
Document Number	Page
	1 / 2

●部品実装図（2／2）



PX1010 (ProX)
14ピン クワッドオペアンプ用
部品実装設計テンプレート

Model Name	
絶対値ピークホールド回路 部品実装図	
Title	
T100104	
Document Number	Page
	2 / 2