１．概要

書籍等で公表されたオペアンプ回路をＰＸ１０１０を用いて製作する場合の部品実装設計例を示します。

本書はＰＸ１０１０の使用方法を示す為のものであり、製作・動作確認はしていません。

また、本書の回路は参考文献発表時点のものであり、発表後日の訂正有無は確認していません。

回路の詳細については参考文献を参照して下さい。

回路	全波整流(AC-DC変換)回路
回路提供	飯田文夫
参考文献	トランジスタ技術２０１０年３月号　別冊付録 「すぐに使える！ＯＰアンプ回路デザイン・ブック」 松井邦彦　監修　ＣＱ出版社 ２－８節　２９頁
追加配線数	１本
実装設計のポイント	不実装Ｕ５Ａ（Ｕ６Ａ）周辺部品エリアの使用

２．回路図

参考文献のオリジナル回路をＰＸ１０１０に実装する為の部品実装設計を反映したＰＸ１０１０のデバイス番号に依る回路図を２頁に示します。

回路図中の部品はメーカー廃品種になっている場合があります。その場合は適宜代替品に読み替えて下さい。

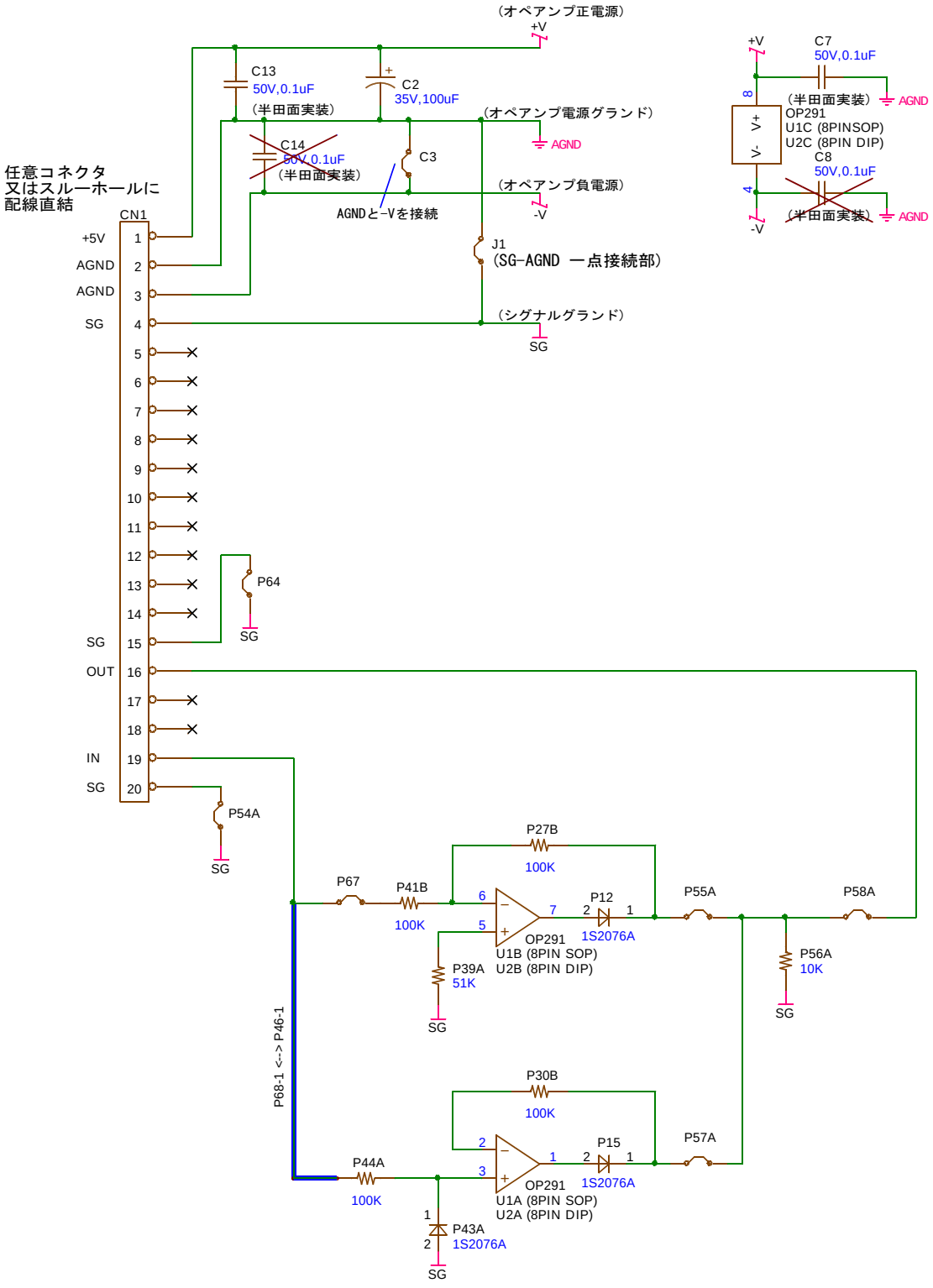
オリジナルの回路は参考文献を参照して下さい。

３．部品実装図

テンプレートを用いた部品実装設計を反映した部品実装図を３頁、４頁に示します。

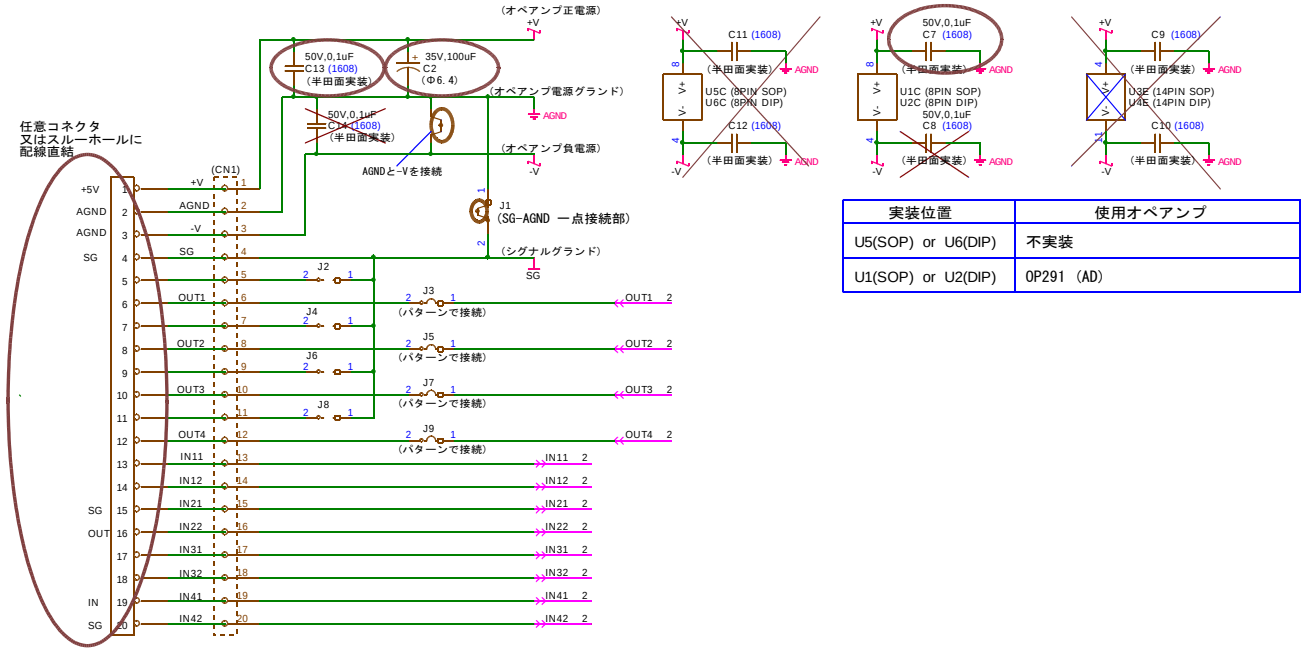
形状が大きく指定デバイス番号部に部品が実装できない場合は、一旦ユニバーサルエリアに実装し、追加配線で該当デバイス番号部に接続して下さい。

●回路図

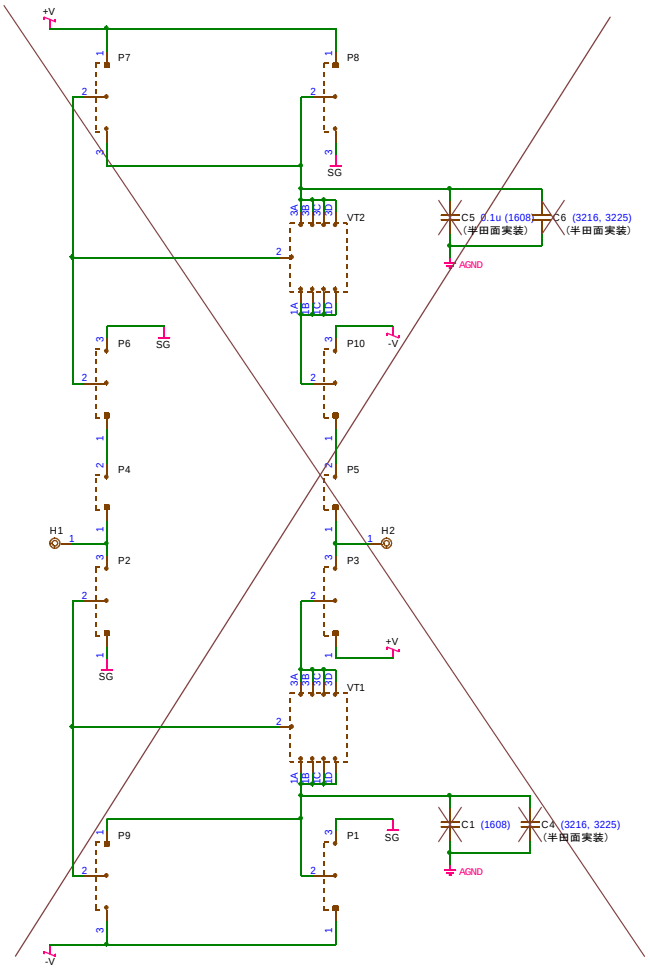


Model Name	
Title	全波整流(AC-DC変換)回路　回路図
Document Number	Page 1 / 1

●部品実装図（１／２）



実装位置	使用オペアンプ
U5(SOP) or U6(DIP)	不実装
U1(SOP) or U2(DIP)	OP291 (AD)



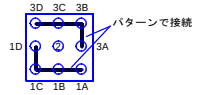
●備考１

は部品実装を示す。

●備考２

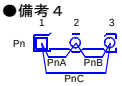
は追加配線を示す。

●備考３



VT1, VT2 TOP VIEW
各スルーホール間ピッチは全て2.54mm

●備考４

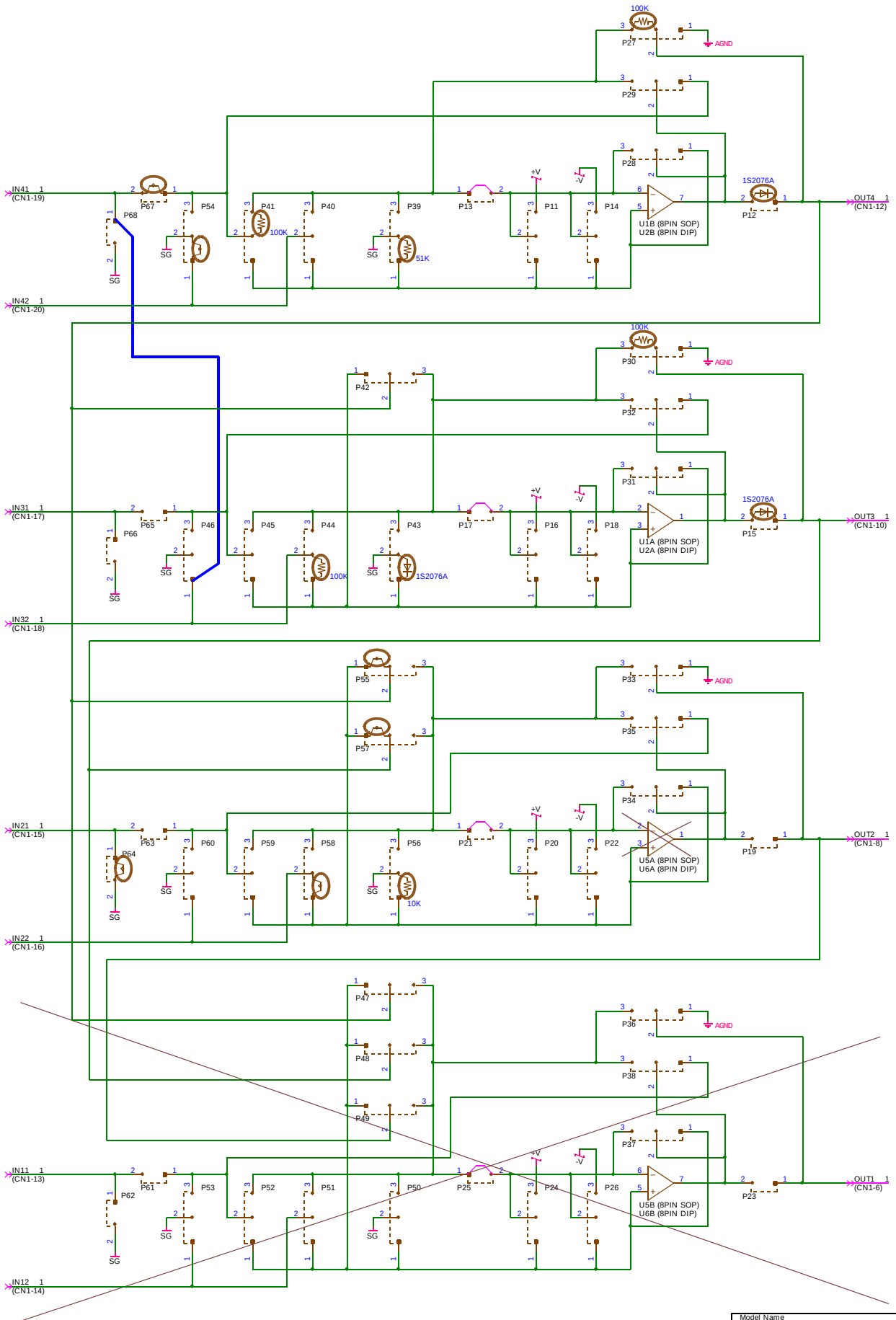


デバイス番号呼称について
Pn の1-2ピン間に実装したデバイスを PnA
Pn の2-3ピン間に実装したデバイスを PnB
Pn の1-3ピン間に実装したデバイスを PnC(チップ部品不可)
と呼ぶものとする。

PX1010 (ProXi)
８ピン デュアルオペアンプ×２個用
部品実装設計テンプレート

Model Name	
Title	全波整流(AC-DC変換)回路 部品実装図
Document Number	Page 1 / 2

●部品実装図（２／２）



PX1010 (ProXi)
８ピン デュアルオペアンプ×２個用
部品実装設計テンプレート

Model Name	
Title	全波整流(AC-DC変換)回路 部品実装図
Document Number	Page 2 / 2