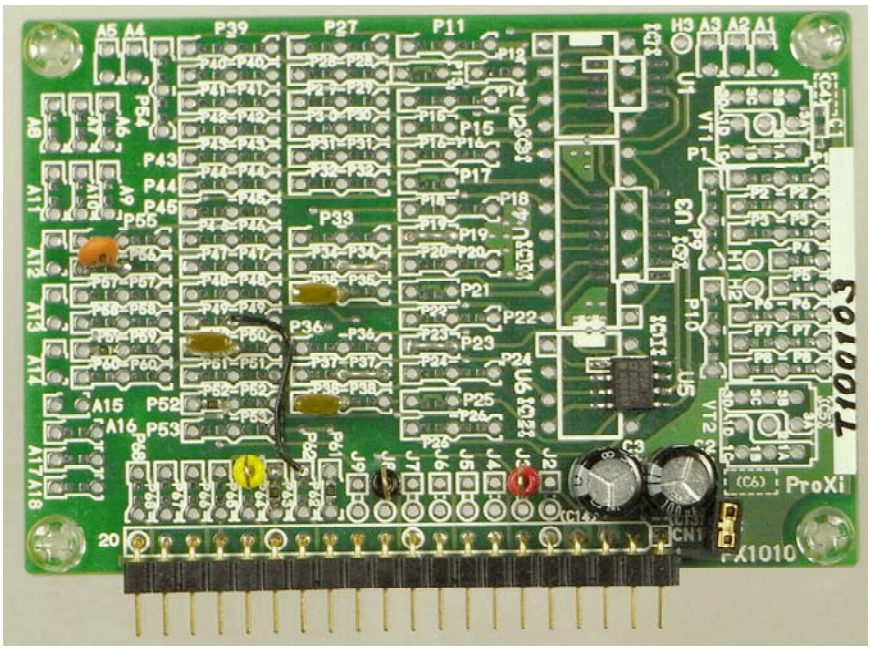
1．概要

機能・特長	非反転　ゲイン＝１ カットオフ周波数　１０．５ＫＨｚ
使用オペアンプ	ＡＤ８６７２　（アナログデバイセズ）　８ピンＳＯＰデュアル
電源	±１５Ｖ
入力	０～±１０Ｖ
出力	０～±１０Ｖ
追加配線数	１本
備考	参考文献： OPアンプIC活用ノウハウ　玉村俊夫　CQ出版株式会社　第6版 P.199

2．外観



3．回路図

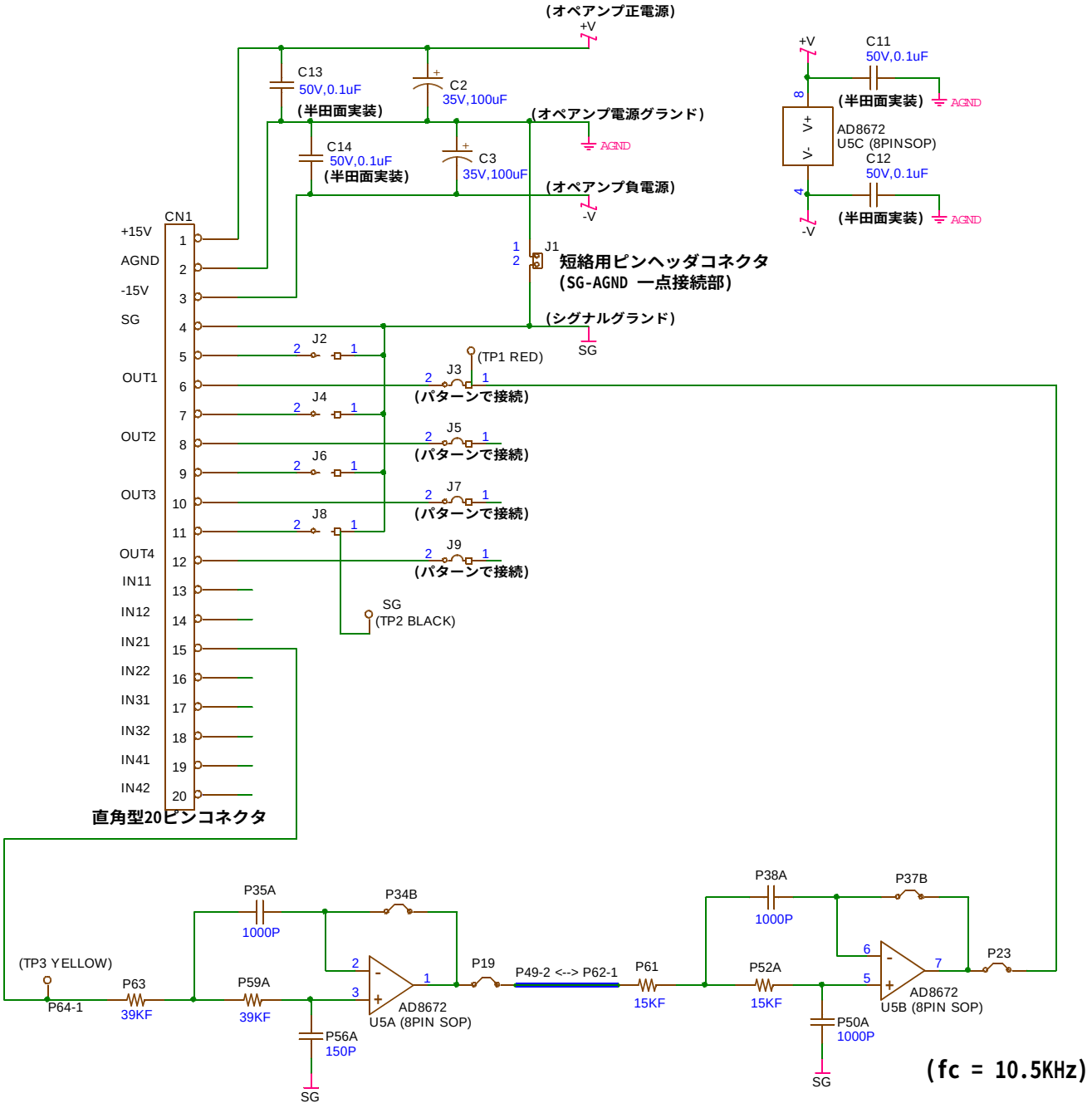
デバイス番号に部品実装を反映した回路図を２頁に示します。

回路図中の部品はメーカー廃品種になっている場合があります。その場合は適宜代替品に読み替えて下さい。

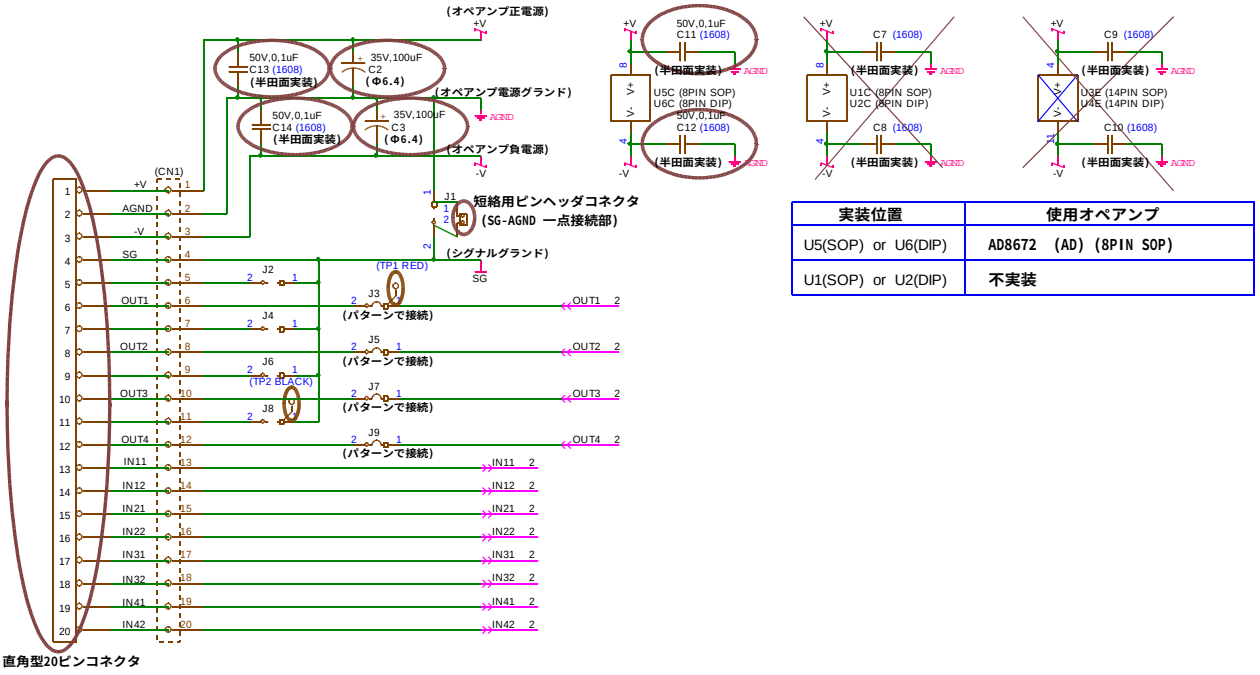
4．部品実装図

テンプレートを用いた部品実装設計を反映した部品実装図を３頁、４頁に示します。

●回路図

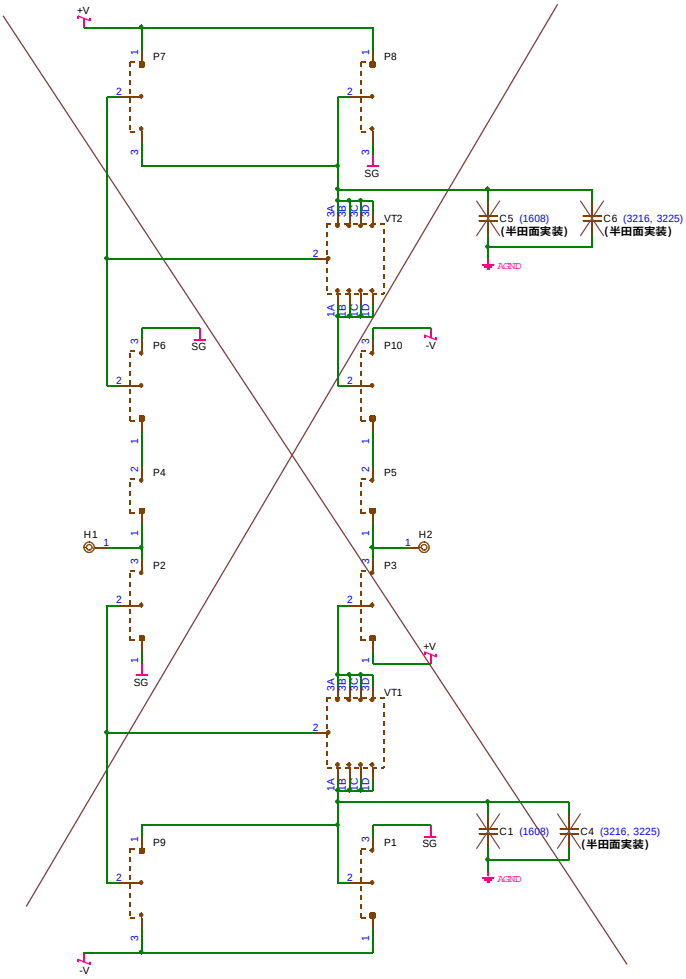

(オペアンプ正電源)
+V
C13
50V,0.1uF
(半田面実装)
C2
35V,100uF
(オペアンプ電源グランド)
AGND
C14
50V,0.1uF
(半田面実装)
C3
35V,100uF
(オペアンプ負電源)
-V
+V
C11
50V,0.1uF
(半田面実装)
AGND
AD8672
U5C (8PINSOP)
C12
50V,0.1uF
(半田面実装)
AGND
-V
CN1
+15V
AGND
-15V
SG
OUT1
OUT2
OUT3
OUT4
IN11
IN12
IN21
IN22
IN31
IN32
IN41
IN42
直角型20ピンコネクタ
J1
短絡用ピンヘッダコネクタ
(SG-AGND 一点接続部)
(シグナルグランド)
SG
J2
(TP1 RED)
J3
(パターンで接続)
J4
J5
(パターンで接続)
J6
J7
(パターンで接続)
J8
J9
(パターンで接続)
SG
(TP2 BLACK)
(TP3 YELLOW)
P64-1
P63
39KF
P35A
1000P
P59A
39KF
P34B
AD8672
U5A (8PIN SOP)
P19
P56A
150P
SG
P49-2 <--> P62-1
P61
15KF
P38A
1000P
P52A
15KF
P37B
AD8672
U5B (8PIN SOP)
P23
P50A
1000P
SG
(fc = 10.5KHz)

●部品実装図（１／２）



直角型20ピンコネクタ

実装位置	使用オペアンプ
U5(SOP) or U6(DIP)	AD8672 (AD) (8PIN SOP)
U1(SOP) or U2(DIP)	不実装



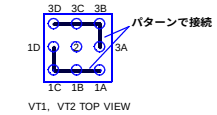
●備考１

は部品実装を示す。

●備考２

は追加配線を示す。

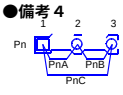
●備考３



VT1, VT2 TOP VIEW

各スルーホール間ピッチは全て2.54mm

●備考４

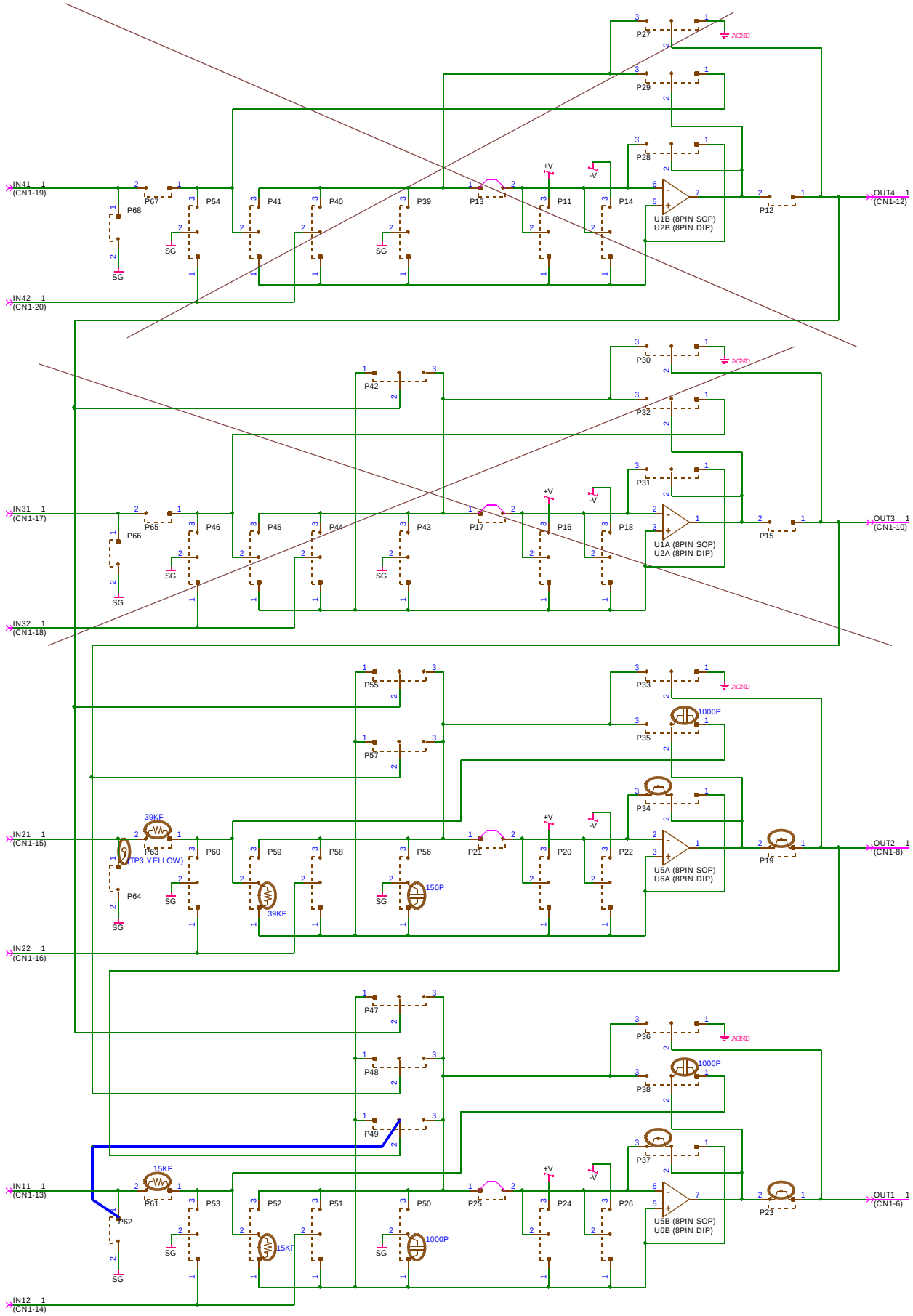


デバイス番号呼称について
Pn の1-2ピン間に実装したデバイスを PnA
Pn の2-3ピン間に実装したデバイスを PnB
Pn の1-3ピン間に実装したデバイスを PnC(チップ部品不可)
と呼ぶものとする。

PX1010 (ProXi)
８ピン デュアルオペアンプ×２個用
部品実装設計テンプレート

Model Name	ＬＰＦ 部品実装図
Title	T100103
Document Number	
Page	1 / 2

●部品実装図（２／２）



PX1010 (ProXi)
８ピン デュアルオペアンプ×２個用
部品実装設計テンプレート

Model Name	ＬＰＦ　部品実装図
Title	T100103
Document Number	
Page	2 / 2