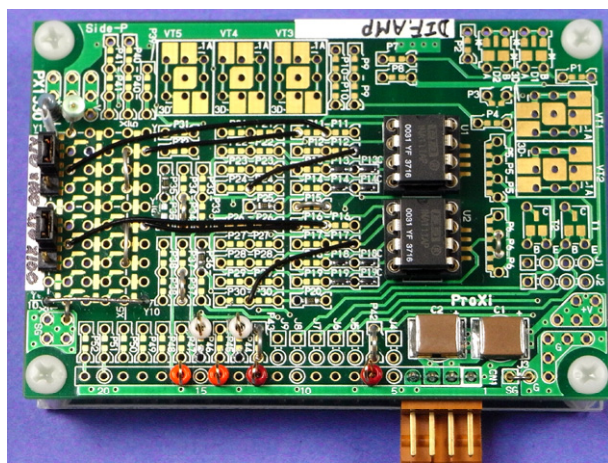


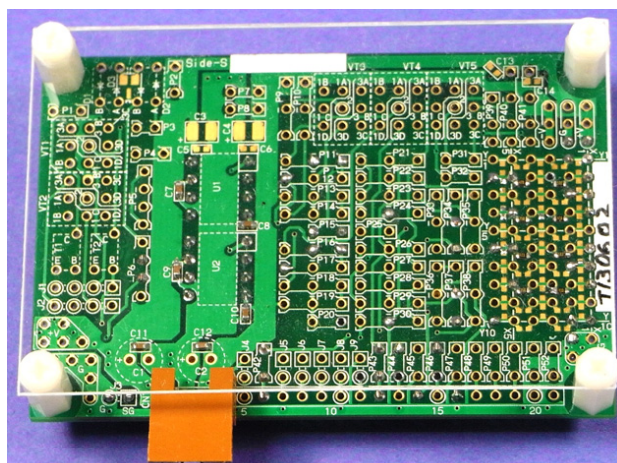
1. 概要

機能・特長	計測アンプ 2チャンネル (入力保護回路付き) ゲイン $\times 1$ 、 $\times 10$ 、 $\times 100$ (ピンヘッダで選択) オシロスコープ用差動プローブの代替に便利。 各種測定器のプローブグランド接続の為に大きなグランドバーを設置。
使用アンプ	INA111AP (テキサスインスツルメンツ) 8ピンDIP
電源(+V, -V)	$\pm 12\text{V} \sim \pm 15\text{V}$ 、各40mA。 【注意】 $ \pm V > \text{測定対象信号電圧} $ である事。
入力	$0 \sim \pm V$
出力	$(-V + 4\text{V}) \sim (+V - 4\text{V})$
2D配線	6本
備考	コモンモード入力電圧と出力電圧範囲の制限についてはデータシート参照

2. 外観



Side-P



Side-S

(配置場所との絶縁用アクリル製底板付き)

3. 回路図

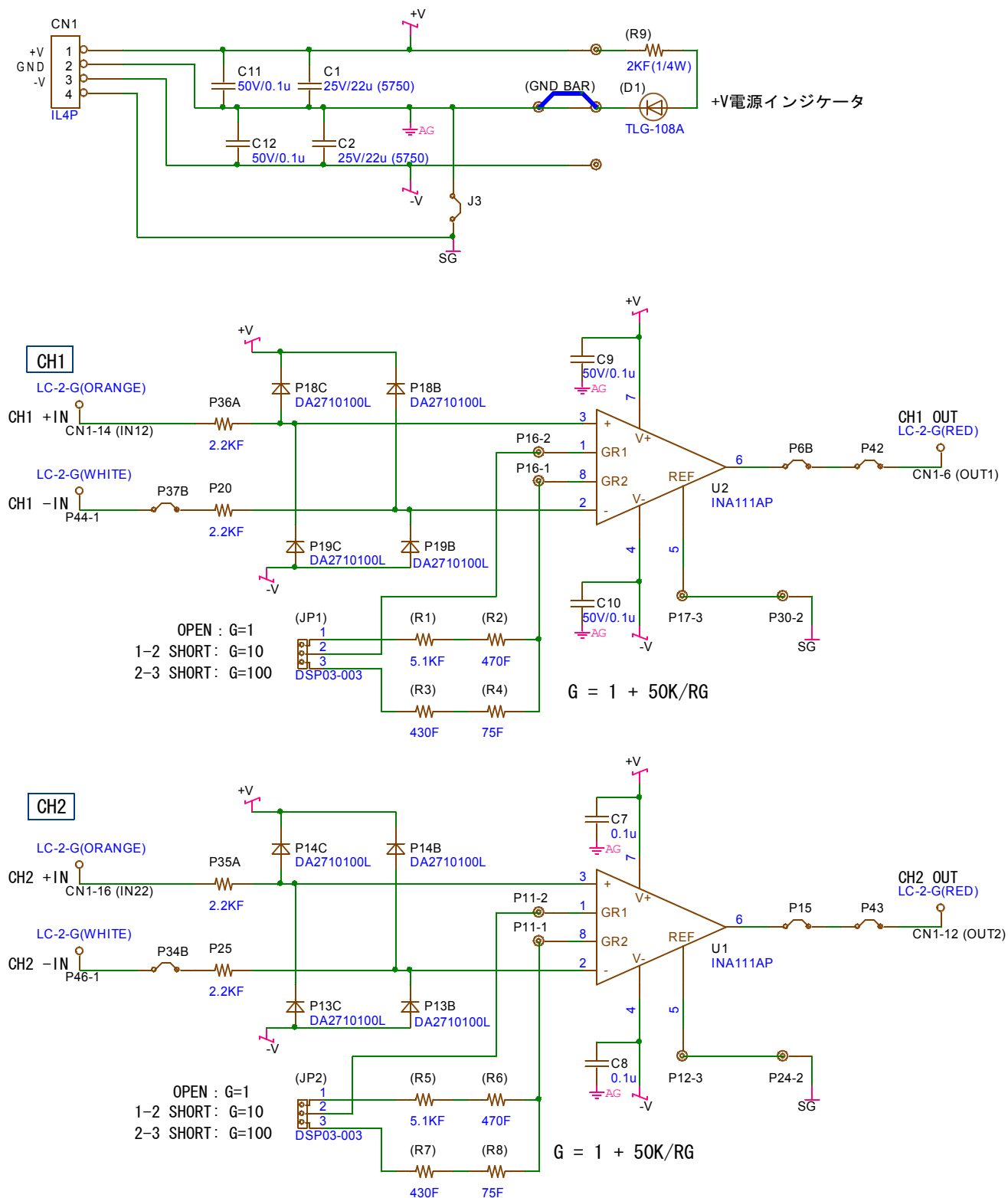
部品実装図を反映した最終形態の回路図を2頁に示します。

回路図中の部品はメーカー廃品種になっている場合があります。その場合は適宜代替品に読み替えて下さい。

4. 部品実装図

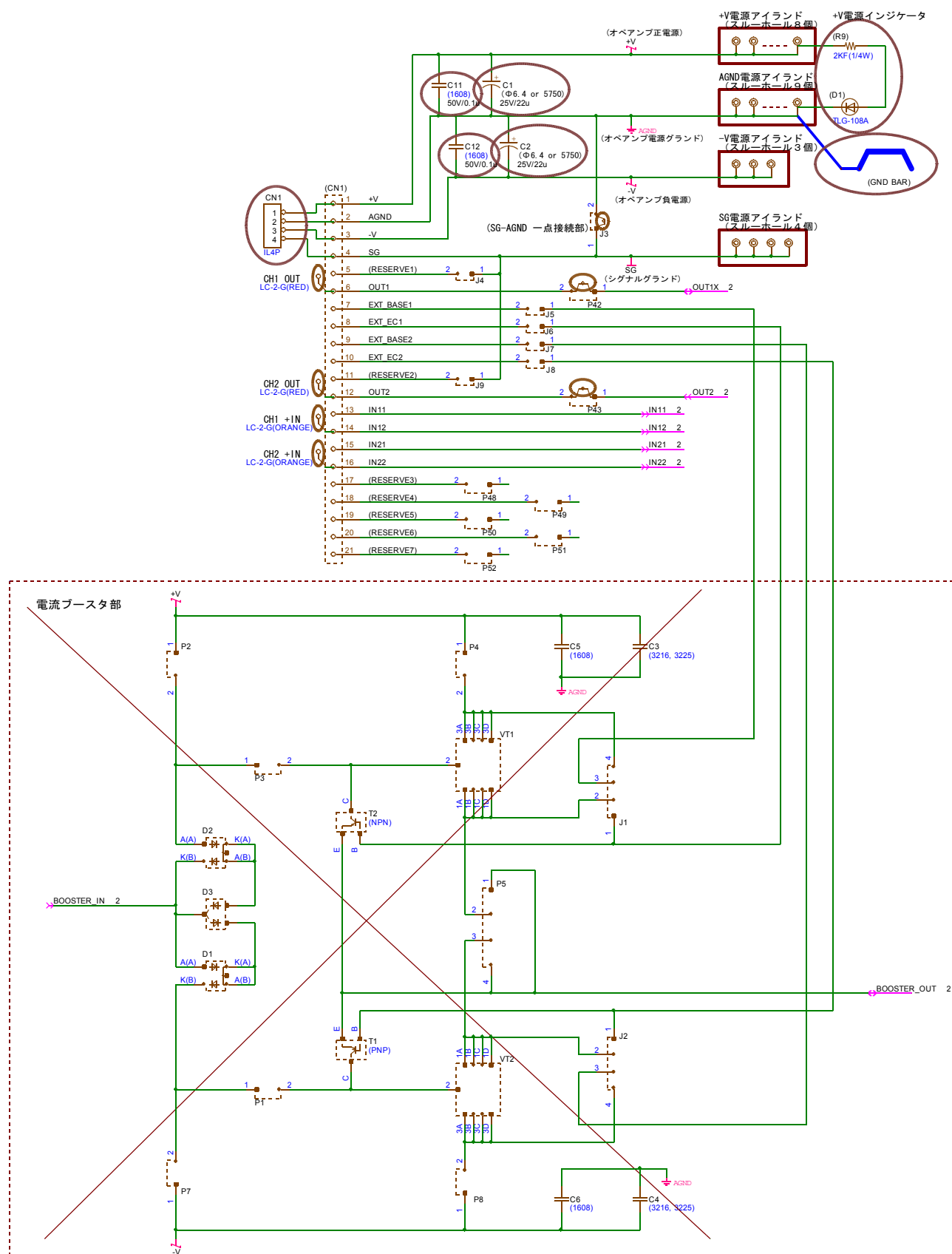
テンプレートをを用いて部品実装設計を行なった部品実装図を3頁、4頁に示します。

●回路図（バックアノテート後の完成形態）



備考 1 : () で囲んだデバイス番号の部品はユニバーサルエリアに实际する。

● 部品実装図 (1 / 2)



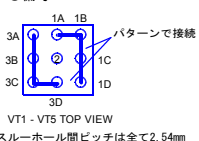
●備考 1

○ は部品実装を示す。

●備考 2

— は 2 D 配線を示す。

●備考 3



●備考 4

3ピン仮想パーツのデバイス番号呼称について
Pn の1-2ピン間に実装したデバイスを PnA
Pn の2-3ピン間に実装したデバイスを PnB
Pn の1-3ピン間に実装したデバイスを PnC(チップ部品不可)
と呼ぶものとする。
4ピン仮想パーツについても同様にPnA, PnB, PnC, PnDとする。
4ピンジャンパについても同様にJnA, JnB, JnC, JnDとする。

PX1330 (ProXi)	
8ピンシングルオペアンプx2個用 部品実装設計テンプレート	
Model Name	計測アンプ 部品実装図
Title	T 1 3 0 6 0 2
Document Number	Page
(Rev. A)	1 / 2

● 部品実装図 (2 / 2)

