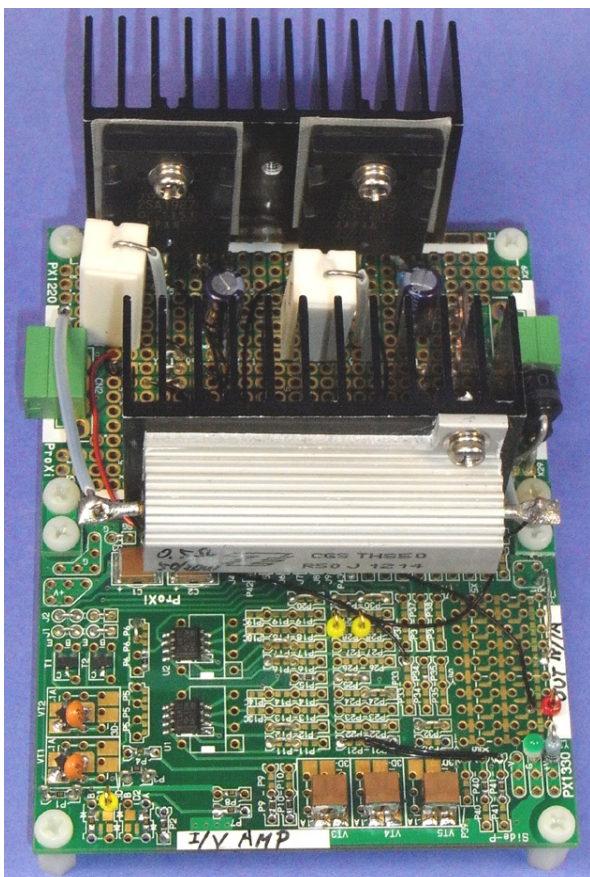


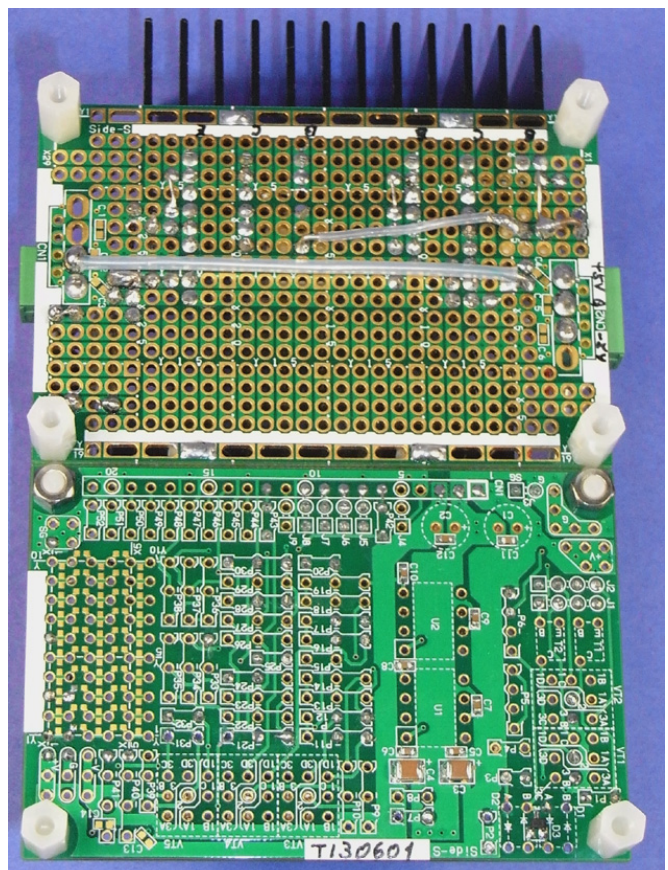
1. 概要

機能・特長	装置の消費電流測定に使用可能。 入力保護、出力過電流保護回路付き。
使用オペアンプ	T L 0 8 1 C D (テキサスインスツルメンツ)
電源 (+V、-V)	$\pm 5\text{ V}$ 、各 3.2 A
入力	0 $\sim$ $\pm 3\text{ A}$
出力	1 V / 1 A 最大 $\pm 3\text{ V}$
2 D 配線	15 本
備考	PX1330 と大径スルーホール基板 PX1220 を基板ジョイント PX1240 で水平連結し、一枚基板化する事により組み立てが簡単。 各種測定器のプローブグランド接続の為に大きなグランドバーを設置。 ヒートシンクはシャーシ不使用、短時間使用を前提とする。本回路をシャーシに内蔵する場合はヒートシンクを大きくする事を推奨。

2. 外観



Side - P



Side - S

3. 回路図

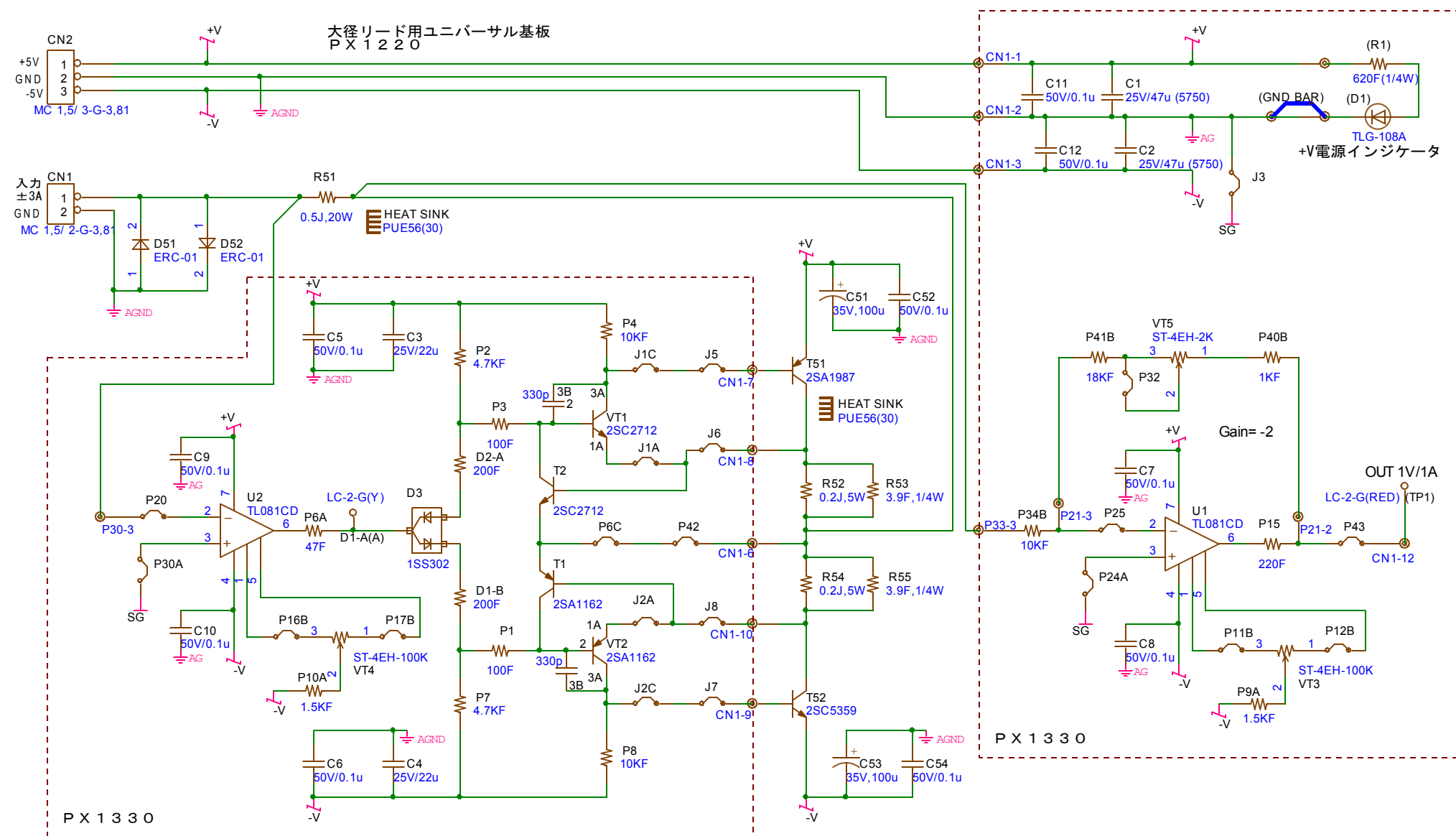
部品実装図を反映した最終形態の回路図を 2 頁に示します。

回路図中の部品はメーカー廃品種になっている場合があります。その場合は適宜代替品に読み替えて下さい。

4. 部品実装図

テンプレートをを用いて部品実装設計を行なった部品実装図を 3 頁、4 頁に示します。

●回路図（バックアノテート後の完成形態）

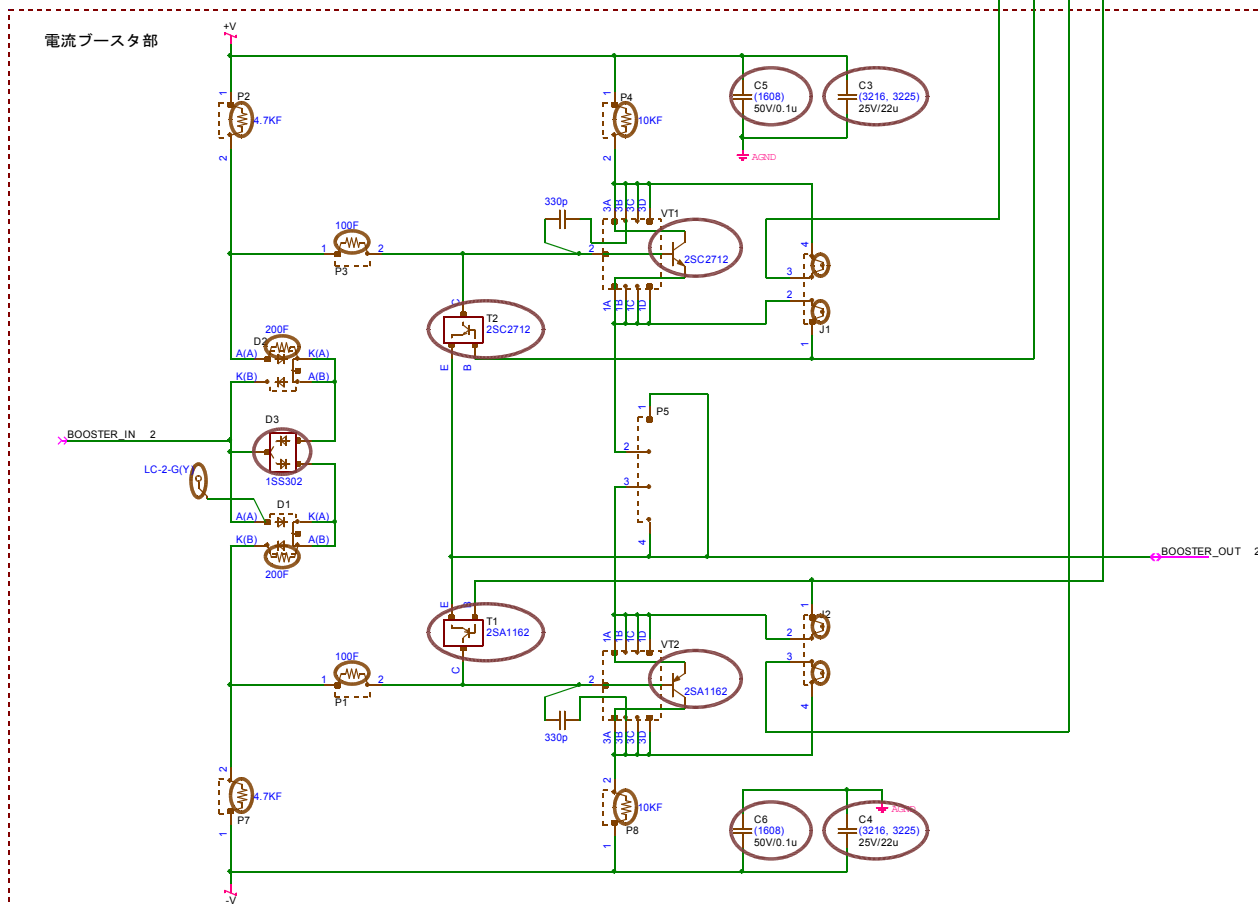
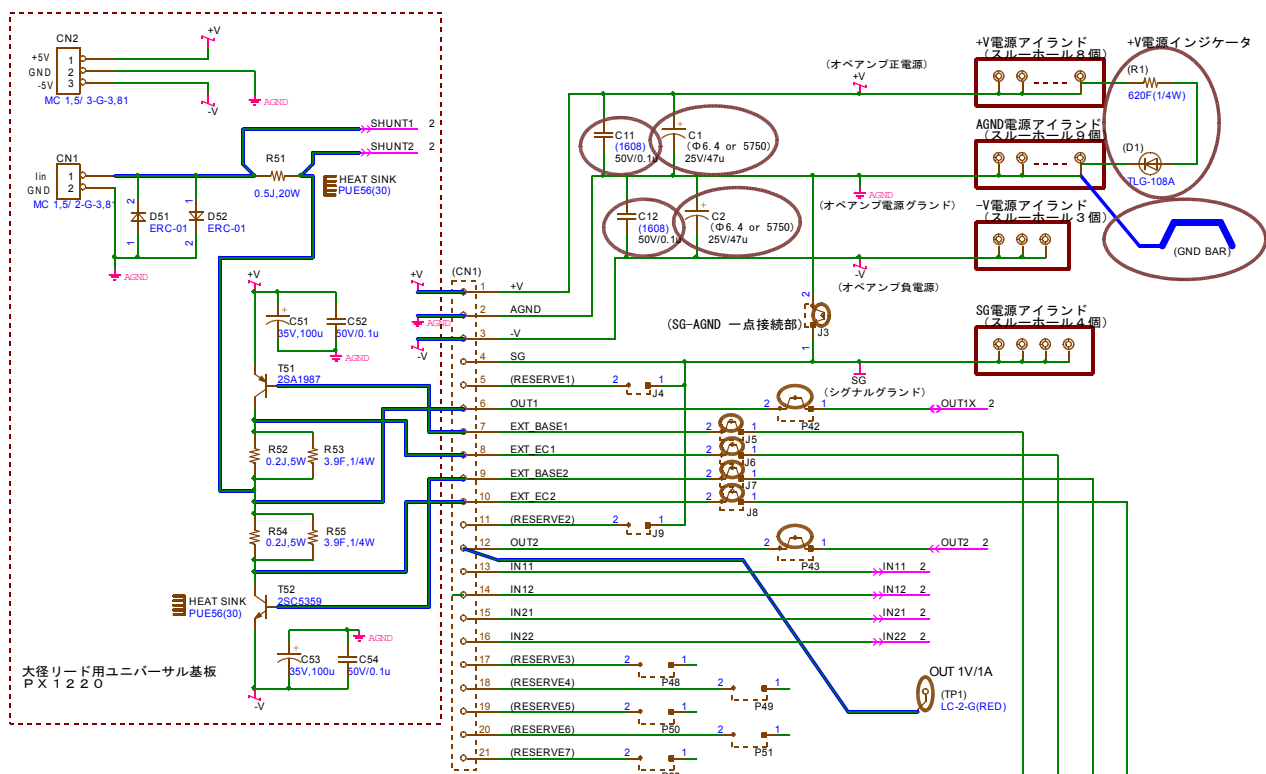


備考 1 : () で囲んだデバイス番号の部品はユニバーサルエリアに実装する。

備考 2 : 内はPX1330上の回路、それ以外はPX1220上に部品を実装する。

PX1220上の部品のデバイス番号は50以上としている。

●部品実装図（1 / 2）



●備考 1
○ は部品実装を示す。

●備考 2
— は 2 D 配線を示す。

●備考 3
VT1 - VTS TOP VIEW
各スルーホール間ピッチは全て 2.54mm

●備考 4
3 ピン仮想パーツのデバイス番号呼称について
Pn の 1-2 ピン間に実装したデバイスを PnA
Pn の 2-3 ピン間に実装したデバイスを PnB
Pn の 1-3 ピン間に実装したデバイスを PnC (チップ部品不可) と呼ぶものとする。
4 ピン仮想パーツについても同様に PnA, PnB, PnC, PnD とする。
4 ピンジャンパについても同様に JnA, JnB, JnC, JnD とする。

PX1330 (ProXi)	
8 ピンシングルオペアンプ x 2 個用 部品実装設計テンプレート	
Model Name	電流／電圧変換器 部品実装図
Title	T 130601
Document Number	Page 1 / 2

(Rev. A)

● 部品実装図 (2 / 2)

